Also published as:

US4894707 (A

SEMICONDUCTOR DEVICE WITH LIGHT TRANSMISSION WINDOW AND MANUFACTURE THEREOF

Patent number:

JP63197361

Publication date:

1988-08-16

Inventor:

YAMAWAKI MASAO; KONDO TAKASHI

Applicant:

MITSUBISHI ELECTRIC CORP

Classification:

- international:

H01L23/02; H01L23/08; H01L27/14; H04N5/335

- european:

H01L31/0203

Application number:

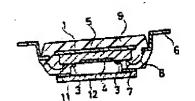
JP19870030551 19870212

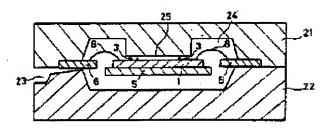
Priority number(s):

JP19870030551 19870212

Abstract of **JP63197361**

PURPOSE:To provide a window structure at an adequate distance from a chip surface and thereby to improve a product yield by a method wherein a space between a semiconductor and a light transmission window is formed with a mold at the time of the formation of a molding resin. CONSTITUTION: First, in an wafer state, a wall 3 is formed with silicone resin and the like through screen printing. Next, a chip 1 is scribed and cut out to be die-bonded to a die bonding frame 5 and then wire-bonded 8 to a lead frame 6. A process follows, wherein molding resin 9 is poured through a molding material gate 23 into a cavity 24 after molding dies 21 and 22 are attached to the chip 1. In this process, the wall 3 is in close contact with the die 21, whereby resin 9 does not flow into a hollow part 25. After this process, a glass window structure 12 is bonded to the resin 9 with a bonding agent 11. By these processes, an adequate space is provided between a glass surface and a photodetector, thereby a black spot flaw hardly generates and therefore a yield improves.





Data supplied from the esp@cenet database - Worldwide

⑲ 日本国特許庁(JP)

昭63 - 197361 四公開特許公報(A)

@Int Cl.4

識別記号

庁内整理番号

④公開 昭和63年(1988)8月16日

23/02 H 01 L 23/08

27/14

5/335

F - 6835 - 5FA - 6835-5F D - 7525-5F

 $\tilde{V} - 8420 - 5C$

発明の数 2 (全5頁) 審査請求 未諳求

国発明の名称

邳代 理

H 04 N

光透過用窓を有する半導体装置とその製造方法

②特 願 昭62-30551

願 昭62(1987)2月12日 ②出

明 者 Ш 脇 @発

正雄

兵庫県伊丹市瑞原4丁目1番地 三菱電機株式会社エル・

エス・アイ研究所内

砂発 眀 沯 近 降

兵庫県伊丹市瑞原4丁目1番地 三菱電機株式会社エル・

エス・アイ研究所内

三菱電機株式会社 ②出 願 人

弁理士 早瀬 人 憲一 東京都千代田区丸の内2丁目2番3号

1. 発明の名称

光透過用窓を有する半導体装置とその製造方法 2. 特許請求の範囲

(1) 光透過用窓を有する半導体装置において、 チップ表面の受光部の外周面に作成された壁と、 上記チップを金型に納めて上記壁と該金型とを 密着させ、該チップと該金型との間に空間を作成 した後、形成されたモールド樹脂と、

上記チップ上方の上記壁と離れた位置の光導人 部に形成された光透過用窓とを備えた光透過用窓 を有する半導体装置。

(2) 上記チップと上記光透過用窓との距離は数 百μm以上であることを特徴とする特許研求の範

(3) 光透過用窓を有する半導体装置の製造方法 において、

チップ裏面の受光部の外周面に壁を作成し、該 チップをリードフレームにダイボンドする工程と、 上記チップを金型に納めて上記壁と該金型とを

密膏させ、孩チップと該金型との間に空間を作成 した後、モールド樹脂を導入する工程と、

ト記モールド樹脂形成後、上記チップ上方の上 起璧と離れた位置の光導入部に光透過用窓を形成 する工程とからなる光透過用窓を有する半導体装 髭の製造方法。

(4) 上記モールド樹脂の上記光透過用窓が形成 される部分に段差を形成することを特徴とする特 許請求の範囲第3項記載の光透過用窓を有する半 導体装置の製造方法。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、光透過用窓を有する半導体装置と その製造方法に関し、特にその歩留り向上に関す るものである.

〔従来の技術〕

第3図は従来の光透過用窓を有する半導体装置 の構造を示すものである。この図において、1は 二次元イメージセンサ等の光検出器を商集穣化し た半導体チップ、2はガラスの光透過用窓材、3

はスクリーン印刷を用いシリコンゴム等で作られた壁、4 は光検出器を集積してある受光部、5 はダイボンド用フレーム、6 はリードフレームで形成される足、7 は半導体チップ1のボンディングパッド、8 は金あるいは網合金のワイヤ、9 はモールド樹脂である。

第4図(r))。

なお、半導体チップ 1 として V T R カメラ用イメージセンサを用いる場合、光検出部 4 には画業 寸法 1 0 μ m 角程度の光検出器が 2 0 ~ 4 0 万両 素集積されている。

(発明が解決しようとする問題点)

従来の光透過用窓を有する半導体装置は以上のように構成されているので、窓材の下面(チップ側に近い面)にキズあるいはゴミ等が付着した場合、たとえきの大きさが10μm程度であって決るではと光検出器の距離が壁材の厚みによって決る距離が中ルーのに影をおといての場合というには対して、あるいはゴミがである。ことでさえも黒傷を発生させ、イメージセンカ等としての歩智りを著しく低下させることになる。

この発明は上記のような問題点を解消するため になされたもので、ガラス面の傷あるいはゴミに よる歩留り低下を抑制できる光透過用窓を有する

半導体装置とその製造方法を得ることを目的とする。

(問題点を解決するための手段)

この発明に係る光透過用窓を育する半導体装置とその製造方法は、チップと光透過用窓との間の空間に相当する部分を金型を壁に密着させてモールド樹脂成形時に形成し、最終工程で光透過用窓を形成するようにしたものである。

(作用)

この発明においては、パッケージの形状は、チップと光透過用窓との間の空間に相当する部分が 壁材を利用してモールド用金型で樹脂成形時にぬいて形成されることにより、窓材を半導体チップ 面から十分な距離をもって取り付けられるようにする。

(実施例)

以下、この発明の一実施例を図について説明する。

第1図はこの発明の一実施例による光透過用窓 を有する半導体装置を示し、図において、1ない し9は従来の装置と同一のものであり、12はガラス窓材、11はガラス窓材12とモールド樹脂9を接着する接着部である。

次に、第1図に示す装置の製造工程を模式的に 示す第2図を用いて本発明の製造方法の工程を模 明する。

ド樹脂 9 と接着し(第2図(5) 、足を折曲げ加工する。以上の工程により、第1図で示された半導体装置を得る。

このようにして製造された半導体装置では、光 が入射するガラス面12とチップ1の光検出器と の距離を十分にとることができ、例えばガラス面 12下側(チップ面側)に数十μm程度のキズあ るいはゴミが付着していても、その影はチップ面 上では焦点を結ばず、目立ちにくくなる。従って VTRカメラ用イメージセンサにこの構造を採用 することにより、従来の装置で見えていた黒点傷 が発生しにくくなり、歩留りの向上に大きく寄与 することになる。一例として、人間の肉眼にとっ て10%程度の輝度の影は、摄像画面上で狭い範 囲であれば認識することが難しい。従って、想定 されるガラス面12でのゴミあるいはキズの大き さに対して、その影が信号に10%以下の影響に なるようなガラス面12とチップ1の光検出器と の距離をとるように、モールド用金型21を設計 すれば良い。目安としては10~20μm大のゴ ミが付着している場合、チップ1とガラス面12の距離は100~500μm以上離せばよい。実際には1mm程度の距離をとることが望ましい。また、このガラス窓材12は通常使用されている光学研磨されたガラス板を用いればよく、特殊なものを使用する必要はない。

なお、上記実施例では中空部形成時のモールド 用金型21はチップ1と窓材12との空間を形成 する部分が角型の形状のものを採用しているが、 第5 図に示されるようなこの部分26 がテーパ状 の金型21を採用することにより、モールド樹脂 形成後に金型から取り出しやすくすることができ

また、モールド樹脂パッケージの使用に際して、 高温から低温への温度変化あるいは低温から高温 へ温度変化による温度サイクルの使用環境が予想 されるが、この時ガラス窓材12には第5図に示 されるような内側への応力28が発生し、パッケ ージ自体が反ってくる可能性がある。この応力2 8の緩和対策としてモールド用金型21に段差2

7 をつけておき、ガラス窓12の一部あるいは全体をモールド樹脂9に沈めて接着するようにしておくと、応力28はガラス窓12で吸収されパッケージの反りは防止できる(第5 図 (5))。

(発明の効果)

以上のように、この発明に係る光透過用窓を有する半導体装置とその製造方法ればい分を会型と光透過用窓との間に相当の空間に相当を設定であると、光透過用窓をとって、光透過用窓をといるを設定であると、光透過用窓はとうないでき、から、などでき、からなどをであることができ、からなどをであるとができ、からなどをであるとができ、からなどをであるというでき、光透過用でき、流波を使用でき、波波を使用できるがあると、光透過用できるがある。

4. 図面の簡単な説明

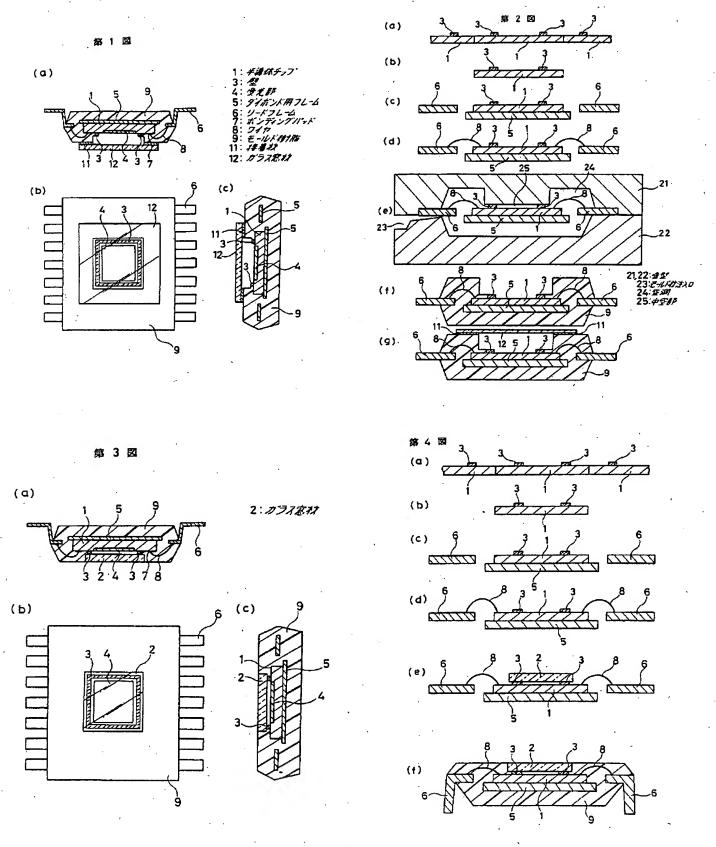
第1 図はこの発明の一実施例による光透過用窓 を有する半導体装置を示す断面図、第2 図はその 製造方法を示す工程断面図、第3図は従来の光透 適用窓を育する半導体装置の断面図、第4図はそ の製造方法を示す工程断面図、第5図はこの発明 の他の実施例による光透過用窓を育する半導体装 置の製造方法を示す工程断面図である。

1 は半導体チップ、3 は壁、5.6 はリードフレーム、9 はモールド樹脂、12 は光透過用窓である。

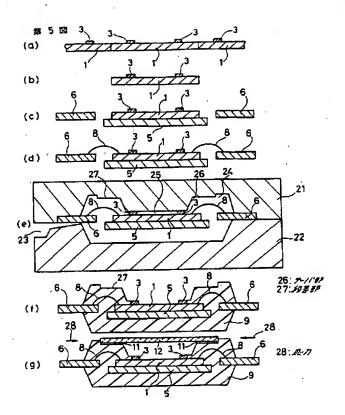
なお図中同一符号は同一又は相当部分を示す。

代理人 早瀬 憲一

特開昭63-197361(4)



特開昭63-197361(5)



【公報種別】特許法第17条の2の規定による補正の掲載 【部門区分】第7部門第2区分 【発行日】平成5年(1993)7月23日

【公開番号】特開昭63-197361 【公開日】昭和63年(1988)8月16日 【年通号数】公開特許公報63-1974 【出願番号】特願昭62-30551 【国際特許分類第5版】

H01L 23/02

F 7220-4M

23/08

A 7220-4M

27/14

[FI]

H01L 27/14

D 8223-4M

統補正書

平成 4 年 3 月 26日

特許庁長官

1. 事件の表示

特願昭62-30551号

2. 発明の名称

光透過用窓を有する半導体装置とその製造方法

3. 補正をする者

事件との関係

特許出顧人

住 所 東京都千代田区丸の内二丁目2番3号.

名 称

(601) 三菱電機株式会社

代表者

- 4. 代理人 郵便番号 564
 - 住 所 大阪府吹田市江坂町1丁目23番43号 ファサード江坂ビル7階
 - 氏 名 (8181) 弁理士 早瀬 寮 一

電話 D.6-380-5822

5. 補正の対象

明細書の特許請求の範囲の側、及び発明の詳細 な説明の棚

- 6. 補正の内容
- (1) 明細書の特許請求の範囲を別紙の通り訂正 する。
- (2) 明細書第4頁第17行の「低下させること になる。」の後に以下の文章を挿入する。

「ところで、フレームにチップをダイボンドした 後、金型を用いて樹脂モールドするものとして、 例えば特開昭60-211962号公報に示され るように、チップ上部に空間部が形成されるよう な形状を有する金型を用いるものがあるが、この ような構成ではチップ上面へのモールド樹脂の廻 り込みが生じることとなる。」

- "(3) 同第4頁第19行の「になされたもので、 ガラス面の傷」を「になされたもので、チップ上 面への樹脂の廻り込みを招くことなく、ガラス面 の傷」に訂正する。
- (4) 同第5頁第15行の「する。」の後に以下・

の文章を挿入する。

「また、半導体チップ表面に壁を形成し、これに 金型を密着させて樹脂を流し込むため、半導体チップ表面には樹脂が流れ込むことがない。」

(5) 同第9頁第10行の「ようにしたので、光透過用窓を」を「ようにしたので、チップ上面への樹脂の廻り込みを招くことなく、光透過用窓を」に訂正する。

以上

記壁と離れた位置の光導入部に光透過用窓を形成する工程と<u>を含むことを特徴とする</u>光透過用窓を有する半導体装置の製造方法。

特許請求の範囲

(I) 光透過用窓を有する半導体装置において、 チップ表面の受光部の外周面に作成された壁と、 上配チップを金型に納めて上記壁と該金型とを 密着させ、該チップと験金型との間に空間を作成 した後、形成されたモールド樹脂と、

上記チップ上方の上記壁と離れた位置の光導入 部に形成された光透過用窓とを備えた<u>ことを特徴</u> とする光透過用窓を有する半導体装置。

- (2) 上記チップと上記光透過用窓との距離は数 百μm以上であることを特徴とする特許請求の範 囲第1項記載の光透過用窓を有する半導体装置。
- (3) 光透過用窓を有する半導体装置の製造方法において、

チップ表面の受光部の外周面に壁を形成し、該 チップをリードフレームにダイボンドする工程と、 上記チップを金型に納めて上記壁と該金型とを 密箸させ、該チップと該金型との間に空間を作成 した後、モールド樹脂を導入する工程と、

上記モールド樹脂形成後、上記チップ上方の上